

重新查詢

友善列印

0982學期 課程基本資料

系所 / 年級	光通系 1年級	課號 / 班別	76U00060 / A
學分數	1學分	選 / 必修	必修
科目中文名稱	數位邏輯實驗	科目英文名稱	Digital Logics Laboratory
主要授課老師	柯賢儒	開課期間	一學年之下學期
人數上限	64 人	已選人數	64人

起始週 / 結束週 / 上課地點 / 上課時間

第1週 / 第18週 / I532 / 星期5第03節
第1週 / 第18週 / I532 / 星期5第04節

請各位同學遵守智慧財產權觀念；請勿非法影印。

教學綱要

- 一、教學目標(Objective) 藉由Xilinx軟體的輔助，使學生學習如何利用電腦輔助設計出所需要的數位電路。併同時教導如何利用TTL IC都出基本的邏輯電路
- 二、先修科目(Pre Course)
- 三、教材內容(Outline) 本科目為數位邏輯理論之實驗課，使學生課堂所學之理論能在此得到驗證。
- 四、教學方式(Teaching Method) 研討、專題實作、實(驗)習、講授
- 五、參考書目(Reference)

六、教學進度(Syllabi)	2010/2/26 Introduction to Experiments	柯賢儒
	2010/3/5 Binary and Decimal Numbers	柯賢儒
	2010/3/12 Digital Logic Gates	柯賢儒
	2010/3/19 Simolification of Boolean Functions	柯賢儒
	2010/3/26 Combinational Circuits	柯賢儒
	2010/4/2 Code Converters	柯賢儒
	2010/4/9 Design with Multiplexers	柯賢儒
	2010/4/16 Combinational Logic Design (Machine for voting)	柯賢儒
	2010/4/23 Mid-term	柯賢儒

2010/4/30 Adder and subtractor
2010/5/7 7-Seg circuits
2010/5/14 flip-flops
2010/5/21 Sequential Circuits Design
2010/5/28 Counter 1
2010/6/4 Counter 2
2010/6/11 Counter 3
2010/6/18 VHDL simulation
2010/6/25 Final

柯賢儒
柯賢儒
柯賢儒
柯賢儒
柯賢儒
柯賢儒
柯賢儒
柯賢儒
柯賢儒

七、評量方
式(Evaluation)

實驗+實務測驗 100%

八、講義位
址(<http://>)

九、教育目標

重新查詢