重新查詢　友善列印

0982學期 課程基本資料

系所 / 年級	光通系 1年級	**課號 / 班別**	76U00059 / A
學分數	3學分	**選 / 必修**	必修
科目中文名稱	數位邏輯	**科目英文名稱**	Digital Logics
主要授課老師	柯賢儒	**開課期間**	一學年之下學期
人數上限	75 人	**已選人數**	74人

起始週 / 結束週 / 上課地點 / 上課時間

第1週 / 第18週 / I307 / 星期3第01節
第1週 / 第18週 / I307 / 星期3第02節
第1週 / 第18週 / I307 / 星期5第02節

請各位同學遵守智慧財產權觀念；請勿非法影印。

教學綱要

一、教學目標(Objective)　使學生能循序漸進經由二進位系統的認識，基本的數位邏輯演算，邏輯閘的認識，組合邏輯電路，序向邏輯電路(同步與非同步)，暫存器、硬體描述語言，乃至於學習數位積體電路之認識與設計。

二、先修科目(Pre Course)

三、教材內容(Outline)　數位邏輯設計為電機電子資訊相關科系之基礎必修科目，本科目是數位電子電路，數位式計算機，資料通訊等所有需要應用數位硬體之基礎工具。二進位系統、布林代數、組合邏輯、序向邏輯電路、記憶電路等認識是本科目學習的重點。

四、教學方式(Teaching Method)　認真聽講，融會貫通，歡迎發問與討論

五、參考書目(Reference)

2010/2/24	Binary Systems	柯賢儒
2010/3/3	Boolean Algebra and Logic Gates	柯賢儒
2010/3/10	Boolean Algebra and Logic Gates	柯賢儒
2010/3/17	Gate-Level Minimization	柯賢儒
2010/3/24	Gate-Level Minimization	柯賢儒
2010/3/31	Gate-Level Minimization	柯賢儒
2010/4/7	Combinational Logic	柯賢儒
2010/4/14	Combinational Logic	柯賢儒

2010/4/21	Mid-term	柯賢儒
2010/4/28	Combinational Logic	柯賢儒
2010/5/5	Synchronous Sequential Logic	柯賢儒
2010/5/12	Synchronous Sequential Logic	柯賢儒
2010/5/19	Registers and Counters	柯賢儒
2010/5/26	Registers and Counters	柯賢儒
2010/6/2	Registers and Counters	柯賢儒
2010/6/9	Memory and Programmable Logic	柯賢儒
2010/6/16	Memory and Programmable Logic	柯賢儒
2010/6/23	Final	柯賢儒

七、評量方
式**(Evaluation)**
Mid-Term: 30% Final-Term: 40% Quizzes & homeworks: 30%

八、講義位
址**(http://)**

九、教育目標

重新查詢