

0981學期 課程基本資料

系所 / 年級 資工系 2年級 課號 / 班別 64U00172 / B

學分數 3學分 選 / 必修 選修

科目中文名稱 數位系統設計實驗 科目英文名稱 Digital System Design Lab

主要授課老師 蔡志仁 開課期間 一學年之土學期

人數上限 50 人 已選人數 30人

起始週 / 結束週 / 上課地點 / 上課時間

第1週 / 第18週 / H103 / 星期3第10節
第1週 / 第18週 / I532 / 星期3第07節
第1週 / 第18週 / I532 / 星期3第09節

請各位同學遵守智慧財產權觀念；請勿非法影印。

教學綱要

一、教學目標(Objective) 1.熟悉數位電路的各種功能. 2.培養數位系統的興趣,並啟發思考推理的能力.

二、先修科目(Pre Course)

三、教材內容(Outline) 藉由實驗來驗證邏輯設計元件的工作原理.

四、教學方式(Teaching Method) 1.熟悉數位電路的各種功能. 2.培養數位系統的興趣,並啟發思考推理的能力.

五、參考書目(Reference) 書名：數位邏輯設計理論與實務
作者：李鈺華、莊臺寶、李鈺泰
出版社：學貫行銷股份有限公司
書號：EP701

2009/9/16	軟體安裝	蔡志仁
2009/9/23	硬體安裝	蔡志仁
2009/9/30	軟體操作	蔡志仁
2009/10/7	軟體操作	蔡志仁
2009/10/14	硬體操作	蔡志仁
2009/10/21	硬體操作	蔡志仁
2009/10/28	LP2900實驗	蔡志仁
2009/11/4	數位IC實驗	蔡志仁

六、教學進度(Syllabi)	2009/11/11 期中考 2009/11/18 數位IC實驗 2009/11/25 LP2900實驗 2009/12/2 數位IC實驗 2009/12/9 LP2900實驗 2009/12/16 數位IC實驗 2009/12/23 LP2900實驗 2009/12/30 數位IC實驗 2010/1/6 期末考 2010/1/13 期末的補考	蔡志仁 蔡志仁 蔡志仁 蔡志仁 蔡志仁 蔡志仁 蔡志仁 蔡志仁 蔡志仁 蔡志仁 蔡志仁
-----------------	--	---

七、評量方式(Evaluation) 各組筆試和各人口試

八、講義位址(<http://>)

九、教育目標