

重新查詢

友善列印

0981學期 課程基本資料

系所 / 年級	資工系 2年級	課號 / 班別	64U00172 / A
學分數	3學分	選 / 必修	選修
科目中文名稱	數位系統設計實驗	科目英文名稱	Digital System Design Lab
主要授課老師	關國裕	開課期間	一學年之上學期
人數上限	53 人	已選人數	53人

起始週 / 結束週 / 上課地點 / 上課時間

第1週 / 第18週 / I532 / 星期2第07節
第1週 / 第18週 / I532 / 星期2第08節
第1週 / 第18週 / I532 / 星期2第09節

請各位同學遵守智慧財產權觀念；請勿非法影印。

教學綱要

- 一、教學目標(Objective) 1.熟悉數位邏輯閘的各種功能. 2.使用積體元件完成電路功能. 3.培養數位邏輯的興趣,並啟發思考推理的能力.
- 二、先修科目(Pre Course) 無
- 三、教材內容(Outline) 藉由實驗來驗證邏輯設計元件的工作原理.
- 四、教學方式(Teaching Method) 講授、研討、專題實作、實(驗)習
- 五、參考書目(Reference) 數位電路實習--徐水芳、黃聰文、鄭書城 編著
出版社：允成科技有限公司

2009/9/15	實驗設備介紹	關國裕
2009/9/22	基本邏輯閘認識與應用(實習單元一)	關國裕
2009/9/29	基本邏輯閘認識與應用(實習單元一)	關國裕
2009/10/6	TTL與CMOS的介面(實習單元二)	關國裕
2009/10/13	特殊邏輯閘的認識與應用(實習單元三)	關國裕
2009/10/20	編碼器與解碼器(實習單元四)	關國裕
2009/10/27	編碼器與解碼器(實習單元四)	關國裕
2009/11/3	多工器與解多工器(實習單元五)	關國裕

六、教學進度(Syllabi)

2009/11/10 Mid-term Exam.
2009/11/17 多工器與解多工器(實習單元五)
2009/11/24 門鎖器與正反器(實習單元六)
2009/12/1 門鎖器與正反器(實習單元六)
2009/12/8 計數器實習(實習單元七)
2009/12/15 計數器實習(實習單元七)
2009/12/22 移位暫存器(實習單元八)
2009/12/29 加法器與減法器(實習單元九)
2010/1/5 加法器與減法器(實習單元九)
2010/1/12 Final Exam.

關國裕
關國裕
關國裕
關國裕
關國裕
關國裕
關國裕
關國裕
關國裕
關國裕

七、評量方式(Evaluation)

Participation Team Project Mid-term Exam Final Exam

八、講義位址(<http://>)

九、教育目標

重新查詢