

重新查詢

友善列印

0981學期 課程基本資料

| | | | |
|---------|---------|---------|-----------------------|
| 系所 / 年級 | 資工系 2年級 | 課號 / 班別 | 64U00169 / A |
| 學分數 | 3學分 | 選 / 必修 | 必修 |
| 科目中文名稱 | 數位系統設計 | 科目英文名稱 | Digital System Design |
| 主要授課老師 | 關國裕 | 開課期間 | 一學年之上學期 |
| 人數上限 | 70 人 | 已選人數 | 69人 |

起始週 / 結束週 / 上課地點 / 上課時間

第1週 / 第18週 / I527 / 星期5第02節
第1週 / 第18週 / I527 / 星期5第03節
第1週 / 第18週 / I527 / 星期5第04節

請各位同學遵守智慧財產權觀念；請勿非法影印。

教學綱要

- 一、教學目標(Objective) This course is aimed at introducing the fundamental concepts and the basic tools used in the logic design of digital systems.
- 二、先修科目(Pre Course) 離散數學
- 三、教材內容(Outline) 應用交換網路的基本理論來解決邏輯設計問題的介紹。
- 四、教學方式(Teaching Method) 講授、研討、媒體運用、專題實作
- 五、參考書目(Reference) Fundamentals of Logic Design--Charles H. Roth, Jr.
代理商--滄海書局

| | | |
|------------|--|-----|
| 2009/9/18 | Introduction | 關國裕 |
| 2009/9/25 | Boolean Algebra | 關國裕 |
| 2009/10/2 | Applications of Boolean Algebra Minterm and Maxterm Expansions | 關國裕 |
| 2009/10/9 | Karnaugh Maps | 關國裕 |
| 2009/10/16 | Quine-McCluskey Method | 關國裕 |
| 2009/10/23 | Multi-Level Gate Circuits NAND and NOR Gates | 關國裕 |
| 2009/10/30 | Combinational Circuit Design and Simulation Using Gates | 關國裕 |

六、教學進度(Syllabi)

2009/11/6 Combinational Circuit Design and Simulation Using Gates
2009/11/13 Mid-term Exam.
2009/11/20 Multiplexers, Decoders, and Programmable Logic Devices
2009/11/27 Multiplexers, Decoders, and Programmable Logic Devices
2009/12/4 Latches and Flip-Flop
2009/12/11 Registers and Counters
2009/12/18 Registers and Counters
2009/12/25 Analysis of Clocked Sequential Circuits
2010/1/1 元旦放假
2010/1/8 Analysis of Clocked Sequential Circuits
2010/1/15 Final Exam.

關國裕
關國裕

七、評量方式(Evaluation)

Participation Team Project Mid-term Exam Final Exam

八、講義位址(<http://>)

九、教育目標

重新查詢