

重新查詢

友善列印

0981學期 課程基本資料

系所 / 年級	光通系 3年級	課號 / 班別	76U00040 / A
學分數	3學分	選 / 必修	選修
科目中文名稱	數位系統設計	科目英文名稱	Digital System Design
主要授課老師	柯賢儒	開課期間	一學年之上學期
人數上限	50 人	已選人數	48人

起始週 / 結束週 / 上課地點 / 上課時間

第1週 / 第18週 / I628 / 星期2第02節
第1週 / 第18週 / I628 / 星期2第03節
第1週 / 第18週 / I628 / 星期2第04節

請各位同學遵守智慧財產權觀念；請勿非法影印。

教學綱要

- 一、教學目標(Objective) 1. 對於數位系統之觀念(含微處理器及數位邏輯能有更深入的瞭解)。 2. 能利用VHDL進行數位IC設計，並實際製作出成品。
- 二、先修科目(Pre Course) 1. 數位邏輯 2. 微處理機(非絕對必要)
- 三、教材內容(Outline) 本課程主要目的在於訓練學生能利用過去曾學習之數位邏輯設計與微處理機之觀念利用硬體描述語言(VHDL)之技術進行數位電路系統設計，本課程將採用專案方式教學，理論與實務並重，由授課教師示範後，再由學生親自動手實作。若本課程修習成果良好，對於進入數位IC設計之相關行業有正面幫助。
- 四、教學方式(Teaching Method) 1. 講授 2. 實際操作講解 3. 專題實作
- 五、參考書目(Reference) 1. 老師自行設計的範例程式。
2. 教科書(開學前選定)
- 六、教學進度(Syllabi)
- 七、評量方式(Evaluation) 1. 採專題式評分，學期總分為各專題分數之總平均，不另行舉辦行中期末考試，惟為配合學校須輸入期中成績之規定，期中考試成績為期初至期中考試期間各實做專題分數之平均，該成績僅作參考之用。 2. 本科目極重視出席率，全學期無故缺席6次(含)以上者，學期成績將以不及格論。
- 八、講義位址(<http://>)

九、教育目標

重新查詢

課程查系統 Viewable With Any Browser & 1024 x 768 Resolution

亞洲大學 41354 台中市霧峰區柳豐路500號 TEL: 886 + (0)4 + 2332-3456 FAX: 886 + (0)4 + 2331-6699 © Asia University, Taiwan