

0971學期 課程基本資料

系所 / 年級 資工系碩士班 1年級 課號 / 班別 65M00040 / A

學分數 3學分 選 / 必修 選修

科目中文名稱 電子電路 科目英文名稱 Electronics circuits

主要授課老師 西田芳雄 開課期間 一學期

人數上限 8 人 已選人數 8人

起始週 / 結束週 / 上課地點 / 上課時間

第1週 / 第18週 / I320 / 星期3第02節
第1週 / 第18週 / I320 / 星期3第03節
第1週 / 第18週 / I320 / 星期3第04節

請各位同學遵守智慧財產權觀念；請勿非法影印。

教學綱要

一、教學目標(**Objective**) This course aims to develop students' knowledge in circuit design involved in the realization of microelectronic integrated circuits. Students will be familiar with major circuit design methodologies throughougt this course.

二、先修科目(**Pre Course**)

三、教材內容(**Outline**) This course covers the circuit design aspects involved in the realization of microelectronic integrated circuits. It addresses major circuit design methodologies by focusing on full custom design. Main topics include history of modern microelectronics, so

四、教學方式(**Teaching Method**) lectures; discussion; case study report五、參考書目(**Reference**) Microelectronic Circuit Design 3rd editionRichard C. Jaeger and Travis N. BlalockMcGrawHill

2008/9/18	History of modern microelectronics	西田芳雄
2008/9/25	Overview of fundamental circuit analysis	西田芳雄
2008/10/2	Solid-state electronics	西田芳雄
2008/10/9	CMOS FET devices	西田芳雄
2008/10/16	MOS digital logic circuits	西田芳雄
2008/10/23	CMOS logic design	西田芳雄
2008/10/30	CMOS logic design (2)	西田芳雄
2008/11/6	Memory circuitry methodology	西田芳雄

六、教學進度(Syllabi)

2008/11/13	Analog circuit systems	西田芳雄
2008/11/20	Operational amplifiers	西田芳雄
2008/11/27	Operational amplifiers (2)	西田芳雄
2008/12/4		西田芳雄
2008/12/11	Single stage amplifier circuits	西田芳雄
2008/12/18	Single stage amplifier circuits (2)	西田芳雄
2008/12/25	Op-amp circuit design	西田芳雄
2009/1/1	Op-amp circuit design (2)	西田芳雄
2009/1/8	Introduction of mixed-mode ICs	西田芳雄
2009/1/15	Introduction of mixed-mode IC (2)	西田芳雄

七、評量方式(Evaluation)

Class Participation: 15% Assignments: 15% Mid-term Exam: 20% Final Exam: 30% Project: 20%

八、講義位址(<http://>)

九、教育目標