



六、教學進度(Syllabi)	2008/11/13	Analog circuit systems	西田芳雄
	2008/11/20	Operational amplifiers	西田芳雄
	2008/11/27	Operational amplifiers (2)	西田芳雄
	2008/12/4		西田芳雄
	2008/12/11	Single stage amplifier circuits	西田芳雄
	2008/12/18	Single stage amplifier circuits (2)	西田芳雄
	2008/12/25	Op-amp circuit design	西田芳雄
	2009/1/1	Op-amp circuit design (2)	西田芳雄
	2009/1/8	Introduction of mixed-mode ICs	西田芳雄
	2009/1/15	Introduction of mixed-mode IC (2)	西田芳雄

七、評量方式(Evaluation)      Class Participation: 15% Assignments: 15% Mid-term Exam: 20% Final Exam: 30% Project: 20%

八、講義位址(<http://>)

九、教育目標

重新查詢