

重新查詢

友善列印

0971學期 課程基本資料

系所 / 年級	資工系 4年級	課號 / 班別	64U00011 / A
學分數	3學分	選 / 必修	選修
科目中文名稱	半導體VLS設計導論	科目英文名稱	Very Large Semi-conductor Integrated Circuits
主要授課老師	楊紹明	開課期間	一學期
人數上限	66 人	已選人數	68人

起始週 / 結束週 / 上課地點 / 上課時間

第1週 / 第18週 / I527 / 星期4第02節
 第1週 / 第18週 / I527 / 星期4第03節
 第1週 / 第18週 / I527 / 星期4第04節

請各位同學遵守智慧財產權觀念；請勿非法影印。

教學綱要

一、教學目標(Objective) 培養學生對於半導體元件及VLSI CMOS、CMOS製程的基本觀念，並熟悉CMOS電晶體的特性、基本電路邏輯及基本單元電路設計，使同學具備有基礎之VLS設計基礎與觀念。

二、先修科目(Pre Course)

三、教材內容(Outline) 對於半導體元件及VLSI CMOS、CMOS製程的基本觀念，並熟悉CMOS電晶體的特性、基本電路邏輯及基本單元電路設計

四、教學方式(Teaching Method) 講授、實(驗)習

五、參考書目(Reference) Introduction to VLSI Circuit and systems John P. Uyemura 全華書局

2008/9/19	半導體簡介.(Introduction to Semiconductor)-01	楊紹明
2008/9/26	半導體簡介-02	楊紹明
2008/10/3	半導體電子元件(Semiconductor Basic Electronic Devices)-01	楊紹明
2008/10/10	半導體電子元件-02	楊紹明
2008/10/17	N MOS的製程(Fabrication of N MOS)-01	楊紹明
2008/10/24	N MOS的製程-02	楊紹明
2008/10/31	NMOS電晶體(MOS Transistor)-01	楊紹明
2008/11/7	NMOS電晶體(MOS Transistor)-02	楊紹明

六、教學進度(Syllabi)	2008/11/14	期中考試	楊紹明
	2008/11/21	CMOS的製程-01	楊紹明
	2008/11/28	CMOS的製程-02	楊紹明
	2008/12/5	CMOS電晶體-01	楊紹明
	2008/12/12	CMOS電晶體-02	楊紹明
	2008/12/19	電路模擬(Circuit Simulation)—HSPICE模擬-01	楊紹明
	2008/12/26	電路模擬—HSPICE模擬-02	楊紹明
	2009/1/2	CMOS邏輯電路(CMOS Logic Circuits)	楊紹明
	2009/1/9	CMOS設計與佈局(CMOS Design and Layout)	楊紹明
	2009/1/16	期末考試	楊紹明

七、評量方式(Evaluation) 本課程以課堂講解及上機電腦模擬的方式進行。評分方式：Class Participation: 20% Homework Assignments：10% Mid-term Exam：40% Final Exam：30%

八、講義位址(<http://>)

九、教育目標

重新查詢