

六、教學進度(Syllabi)	2008/11/14	期中考試	楊紹明
	2008/11/21	CMOS的製程-01	楊紹明
	2008/11/28	CMOS的製程-02	楊紹明
	2008/12/5	CMOS電晶體-01	楊紹明
	2008/12/12	CMOS電晶體-02	楊紹明
	2008/12/19	電路模擬(Circuit Simulation)—HSPICE模擬-01	楊紹明
	2008/12/26	電路模擬—HSPICE模擬-02	楊紹明
	2009/1/2	CMOS邏輯電路(CMOS Logic Circuits)	楊紹明
	2009/1/9	CMOS設計與佈局(CMOS Design and Layout)	楊紹明
	2009/1/16	期末考試	楊紹明

七、評量方式(Evaluation) 本課程以課堂講解及上機電腦模擬的方式進行。評分方式：Class Participation: 20% Homework Assignments : 10% Mid-term Exam : 40% Final Exam : 30%

八、講義位址(<http://>)

九、教育目標

重新查詢