

1011學期 課程基本資料/Course Information			
系所 / 年級	資工系(數位組) 2年級	課號 / 班別	I3U00162 / A
學分數	3學分	選 / 必修	必修
科目中文名稱	數位系統設計	科目英文名稱	Digital System Design
主要授課老師	關國裕	開課期間	一學年之上學期
人數上限	60 人	已選人數	51人
起始週 / 結束週 / 上課地點 / 上課時間 第1週 / 第18週 / I527 / 星期二第05節 第1週 / 第18週 / I527 / 星期二第06節 第1週 / 第18週 / I527 / 星期五第04節 請各位同學遵守智慧財產權觀念；請勿非法影印。 Please observe Intellectual Property Rights (IPR), not to make illegal copies.			
教學綱要/syllabus			
第一部分/Part I (※依課程委員會審議之內容決議填入)			
一、教學目標所要達成之能力培養項目： 【依據課程委員會審議通過之課程與基本素養/核心能力關聯表填寫】	基本素養/核心能力 Core Literacy/Core Competencies	相關性 Relevance	
		高度相關	中度相關
	具備電腦基礎理論與實作技能		✓
	具備邏輯分析與程式設計能力		✓
	擁有使用資訊技術來分析解決相關問題之能力		
	具備至少一項專業學程之知識及技術能力		
	具備團隊協合作之能力		✓
	具備人文通識與專業倫理認知之能力		
具備學習資訊工程相關新知和因應領域發展趨勢之能力			
二、教學目標 (Objective)	1.認知面：[使學生理解、應用、分析、綜合、比較、推論、評估本課程之理論與概念]： This course is aimed at introducing the fundamental concepts and the basic tools used in the logic design of digital systems. 2.技能面[使學生能獲得運用與實做本課程理論與概念之技巧]： 3.情意面[能引發學生對本課程之興趣，激發學生學習動機，增加觸類旁通與自主學習]：		
三、符合教學目標之課程內容設計	教授基本原理與技術來解決數位系統設計問題的介紹。		
四、先修科目 (Pre Course)	離散數學		
第二部分/Part II			
一、多元教學方法 (Teaching Method)	<input type="checkbox"/> 由學生自訂學習目標與抱負水準	<input type="checkbox"/> 案例或故事討論	<input checked="" type="checkbox"/> 講述
	<input type="checkbox"/> 服務學習	<input type="checkbox"/> 學生課後書面報告	<input checked="" type="checkbox"/> 小組討論
	<input checked="" type="checkbox"/> 學生上台報告	<input type="checkbox"/> 腦力激盪	<input type="checkbox"/> 學生實作
	<input checked="" type="checkbox"/> 習題練習	<input type="checkbox"/> 影片欣賞與討論	<input type="checkbox"/> 採訪
	<input type="checkbox"/> 審議式民主	<input type="checkbox"/> 觀察與資料收集	<input checked="" type="checkbox"/> 一分鐘回饋
二、參考書目 (Reference) [符合教學目標之參考書目]	Fundamentals of Logic Design--Charles H. Roth, Jr. 代理商--滄海書局		
三、教學進度 (Syllabi) [符合教學目標之教學進度]	2012/9/11	組合邏輯電路之設計	關國裕
	2012/9/18	組合邏輯電路之設計	關國裕
	2012/9/25	系統簡化設計之技巧	關國裕
	2012/10/2	系統簡化設計之技巧	關國裕
	2012/10/9	多階閘電路/ NAND和INOR閘	關國裕
	2012/10/16	多階閘電路/ NAND和INOR閘	關國裕
	2012/10/23	組合電路之分析與模擬	關國裕
	2012/10/30	組合電路之分析與模擬	關國裕
	2012/11/6	Mid-term Exam.	關國裕

	2012/11/13	多工器、解碼器與可程式規劃邏輯元件	關國裕	
	2012/11/20	多工器、解碼器與可程式規劃邏輯元件	關國裕	
	2012/11/27	Latch(門) and Flip-Flop(正反器)	關國裕	
	2012/12/4	Registers(暫存器) and Counters(計數器)	關國裕	
	2012/12/11	Registers(暫存器) and Counters(計數器)	關國裕	
	2012/12/18	Analysis of Clocked Sequential Circuits(時控式序向電路之分析)	關國裕	
	2012/12/25	狀態圖與狀態表之推導	關國裕	
	2013/1/1	狀態設定與狀態表之化簡	關國裕	
	2013/1/8	Final Exam.	關國裕	
<b>四、多元評量方法 (Evaluation)</b> <b>[所勾選評量方法之評分加總為100分]</b>	評量方式	分數	評量方式	分數
	<input type="checkbox"/> 實作測驗	0	<input checked="" type="checkbox"/> 期中筆試	25
	<input type="checkbox"/> 隨堂筆試測驗	0	<input checked="" type="checkbox"/> 期末筆試	25
	<input checked="" type="checkbox"/> 小組作業	20	<input type="checkbox"/> 期中報告	0
	<input type="checkbox"/> 服務日誌	0	<input type="checkbox"/> 期末報告	0
	<input type="checkbox"/> 口試	0	<input type="checkbox"/> 專題報告	0
	<input type="checkbox"/> 個人上台報告	0	<input type="checkbox"/> 實作作品與反思	0
	<input checked="" type="checkbox"/> 小組上台報告	15	<input type="checkbox"/> 前後測比較進步與成長	0
	<input type="checkbox"/> 出席狀況	0	<input checked="" type="checkbox"/> 課堂參與與表現	15
	<input type="checkbox"/> 心得與反思報告	0	<input type="checkbox"/> 其他	0
	<b>五、講義位址 (http://)</b>	<a href="http://elearn.asia.edu.tw/icanxp/ican_frm.asp">http://elearn.asia.edu.tw/icanxp/ican_frm.asp</a>		

回上頁

重新查詢